Calendario Lezioni 2012/13						
Giorno	Data	Teoria	Lab.	Prog. Ore	Docente	Argomento
mar	2-ott	2		2	Villa	Introduzione al corso
mer	3-ott	2		4	Villa	Operazioni fondamentali sulle funzioni logiche
mar	9-ott	3		7		Operazioni fondamentali sulle funzioni logiche
mer	10-ott	2		9	Villa	Logica a piu' valori
mar	16-ott	3		12		Reti a piu' livelli
mer	17-ott	2		14	Villa	Diagrammi di decisione binaria
mar	23-ott		3	17	Villa + ?	Ottimizzazione logica a due livelli a piu' valori: Espresso
mer	24-ott	2		19	Villa	Operazioni su reti a piu' livelli: SIS
mar	30-ott		3	22	Villa + ?	Operazioni su reti a piu' livelli: SIS
mer	31-ott		2	24		Operazioni con diagrammi di decisione: CUDD
mar	6-nov	3		27	Fummi	Definizione e caratterizzazione dei difetti, modellazione dei guasti
mer	7-nov	2		29	Fummi	Simulazione dei guasti, generazione del test per circuiti combinatori
mar	13-nov	3		32	Fummi	Generazione del test per circuiti sequenziali
mer	14-nov	2		34	Fummi	Design for testability, circuiti self testing
mar	20-nov		3	37	Fummi + Guarnieri	MUFFIN, Certitude
mer	21-nov	2		39	Fummi	Tolleranza ai guasti, circuiti di tolleranza ai guasti
mar	27-nov		3	42	Fummi + Guarnieri	
mer	28-nov		2	44		DFTAdvisor, BISTDesigner
mar	4-dic			44		NO LEZIONE
mer	5-dic	2		46	Pravadelli	Verifica funzionale
mar	11-dic			46		Prova intermedia?
mer	12-dic			46		NO LEZIONE (Lauree)
mar	18-dic	3		49	Pravadelli	Verifica basata su asserzioni: introduzione
mer	19-dic	2		51	Pravadelli	Verifica basata su asserzioni: metrica di copertura
mar	8-gen	3		54		Verifica basata su asserzioni: analisi di vacuità
mer	9-gen	2		56	Pravadelli	Verifica basata su asserzioni: analisi di ridondanza
mar	15-gen			56		NO LEZIONE
mer	16-gen		2	58	Pravadelli	II linguaggio PSL
mar	22-gen		3	61	Pravadelli	Introduzione a radCHECK - concetti di base e metodologia
mer	23-gen		2	63	Pravadelli	La verifica funzionale di SW embedded con radCHECK
mar	29-gen		1	64		La verifica funzionale di SW embedded con radCHECK
mer	30-gen			64		NO LEZIONE